

Sistemas Digitales II Laboratorio Planificación del primer Semestre 2010

MIRC.	
01-feb	LABORATORIO 1. COMPUERTAS, Multiplexores, Decodificador y BCD 7 Segmentos
08-feb	LABORATORIO 2. Circuitos Basicos CON CPLD
15-feb	LABORATORIO 3. Implementacion de un sistemas con FLIP FLOP, 555 MONOESTABLES 74121 Y 123, CON CPLD
22-feb	LABORATORIO 3. Implementacion de un sistemas con FLIP FLOP, 555 MONOESTABLES 74121 Y 123, CON CPLD
01-mar	LABORATORIO 5 DISEÑO DE CONTADORES DE 4 BITS CON DISPLAY 7 SEGMENTOS
08-mar	LABORATORIO 5 DISEÑO DE CONTADORES DE 4 BITS CON DISPLAY 7 SEGMENTOS
15-mar	PARCIAL
22-mar	FESTIVO
29-mar	SEMANA SANTA
05-abr	LABORATORIO 4 Contadores Comerciales
12-abr	LABORATORIO 6. CONVERTOR ANÁLOGO DIGITAL Y DIGITAL ANÁLOGO Con aplicación
19-abr	LABORATORIO 6. CONVERTOR ANÁLOGO DIGITAL Y DIGITAL ANÁLOGO Con aplicación
26-abr	LABORATORIO 7 CIRCUITO DE MEMORIA RAM

Lab	%
1	8%
2	8%
3	12%
4	10%
5	16%
6	16%
7	12%
8	18%
	100%

Forma de Evaluar cada Práctica

INFORME	15%
FUNCIONAMIENTO	50%
SUSTENTACIÓN	35%
TOTAL	100%

03-may	LABORATORIO 8 DISEÑO FINAL PROYECTO
10-may	LABORATORIO 8 DISEÑO FINAL PROYECTO
17-may	FESTIVO
24-may	PARCIALES

**La asistencia es obligatoria, si no se asiste a la sesión
no se evaluara por cada estudiante en individual
el laboratorio no tiene supletorio.**